

## ЗМІСТ

<i>Згуровский М.З., Павлов А.А.</i> Теоретические свойства ПДС-алгоритма для задачи минимизации суммарного взвешенного запаздывания на одном приборе.....	4
<i>Згуровский М.З., Павлов А.А., Мисюра Е.Б., Мельников О.В., Муха И.П., Лищук Е.И.</i> Эвристический алгоритм решения задачи суммарного взвешенного запаздывания на одном приборе...	15
<i>Марковський О.П., Шапран К.О., Гавриш Д.В.</i> Метод корекції багатократних помилок синхронізації в послідовних каналах передачі даних.....	19
<i>Кулаков Ю. А., Коган А. В., Храпов В.М.</i> Способ конструирования трафика при организации многопутевой маршрутизации.....	28
<i>Дорогий Я.Ю., Шпита Г.В.</i> Методологія імплементації ігрових адаптивних механік.....	34
<i>Марковський О.П., Шевченко О.М., Руденко Т.А.</i> Організація хеш-пошуку в електронних словниках.....	43
<i>Селиванов В.Л., Шуркина А.А.</i> Структуры инверсных резистивных матриц преобразователей код-ток двоичной системы счисления.....	49
<i>Селиванов В.Л., Шуркина А.А.</i> Однополярные цифро-аналоговые преобразователи повышенной точности.....	53
<i>Зімчук І.В., Іщенко В.І., Шапар Т.М.</i> Цифровий псевдолінійний регулятор для автоматичних систем управління неперервними об'єктами.....	58
<i>Льїн М.І.</i> Модифікація методу обчислювальної реалізації крайових задач на основі Д4 декомпозиції для гібридних систем на базі графічних процесорів.....	63
<i>Тітов Д.С., Дорошенко А.Ю.</i> Алгоритм знаходження патернів часових рядів в задачах аналізу якості потокових сервісів.....	68
<i>Неволько В.А.</i> Синтез швидкодіючих нечітких регуляторів на основі асоціативної пам'яті з реалізацією на ПЛІС.....	76
<i>Порєв В. М.</i> Стосовно модифікації метода кодування довжин повторень.....	82
<i>Добровольський О.Ю., Подрубайло О.О.</i> Методи оптимізації алгоритмів індексування таблиць в сховищах даних в оперативній пам'яті.....	90
<i>Жабин В.И., Жабина В.В.</i> Повышение эффективности обмена данными в мультипроцессорных системах с неоднородным доступом к памяти.....	95
<i>Вовк Є. А., Ксензовець Д. С.</i> Моделі прогнозування для розподілення ресурсів і навантаження в ІТ-інфраструктурах.....	101
<i>Ролік О. І., Теленик С. Ф., Жаріков Е. В.</i> Управління рівнем послуг в системі інтернету речей з мікромарною архітектурою.....	110
<i>Стіренко С. Г., Марковський О. П., Захаріудакіс Лефтерис, Міщенко Л. Д.</i> Спосіб прискореного обчислення модулярної експоненти.....	118
<i>Дорогий Я. Ю.</i> ТС-сумісна архітектура критичної ІТ-інфраструктури.....	123
Відомості про авторів.....	127
Summary.....	128